

乗除算トランスデューサ

CMLTP1-□□□□

■用途

3入力の乗除算トランスデューサです。  
プログラミングユニット (CCM-1) により、パラメータの変更  
及びループテスト用の疑似出力が可能です。

■特長

- 定電圧、定電流出力です。
- 耐電圧は、電気回路一括と外箱間AC2,000V (50/60Hz)、  
入・出力と補助電源間AC1,500V (50/60Hz) 1分間また、入力  
と出力間AC1,500V (50/60Hz) 1分間です。
- 土入力/土出力は製作できません。
- インパルス耐電圧5kV 1.2/50 μs 正負極性 各3回 (電気回路、  
外箱間) を保証します。

■仕様一覧

| 入 力 (入力抵抗)   | 出 力 (負荷抵抗)  | 補 助 電 源  | 共 通 仕 様  |
|--|---|--|--|
| [A8]: DC1~5 V (約1MΩ)<br>[C7]: DC4~20mA (約100Ω)<br>[00]: 上記以外 | [1]: DC0~100mV (200Ω以上)<br>[2]: DC0~1 V (200Ω以上)<br>[3]: DC0~5 V (1 kΩ以上)<br>[4]: DC0~10V (2 kΩ以上)<br>[5]: DC1~5 V (1 kΩ以上)<br>[A]: DC0~1 mA (12 kΩ以下)<br>[B]: DC0~5 mA (2.4 kΩ以下)<br>[C]: DC0~10mA (1.2kΩ以下)<br>[D]: DC0~16mA (750Ω以下)<br>[E]: DC1~5 mA (3 kΩ以下)<br>[F]: DC4~20mA (750Ω以下)<br>[H]: DC4~20mA (800Ω以下) /<br>DC1~5 V (250kΩ以上) SW切換え<br>[0]: 上記以外 | [1]: AC100V (+10%, -15%) ,50/60Hz<br>[2]: AC110V (+10%, -15%) ,50/60Hz<br>[3]: AC200V (+10%, -15%) ,50/60Hz<br>[4]: AC220V (+10%, -15%) ,50/60Hz<br>[5]: DC24V (+10%, -15%)<br>[0]: 上記以外 | 許容差 (ゲイン1以下の時)<br>: ±0.25%<br>(各入力5%<br>以上の時に限定する)<br>消費VA: AC電源 2.5VA<br>DC電源 3.0W<br>質 量: AC電源 500g<br>DC電源 400g |

● 電流出力の開放: 電流出力端子は常時開放状態で使用しても問題ありません。なお、出力端子には約25Vの電圧が発生します。

●演算式

入力  $X_1 \sim X_3$  (0~100%)

出力  $X_0$  (0~100%)

$$\text{演算式 } X_0 = K_0 \frac{(K_1 X_1 + A_1)(K_2 X_2 + A_2)}{(K_3 X_3 + A_3)} + A_0$$

ゲイン:  $K_0 \sim K_3$  (±29.999)

バイアス:  $A_0 \sim A_3$  (±299.99%)

●製品出荷時の仕様

製品は下記に設定し、出荷致します。

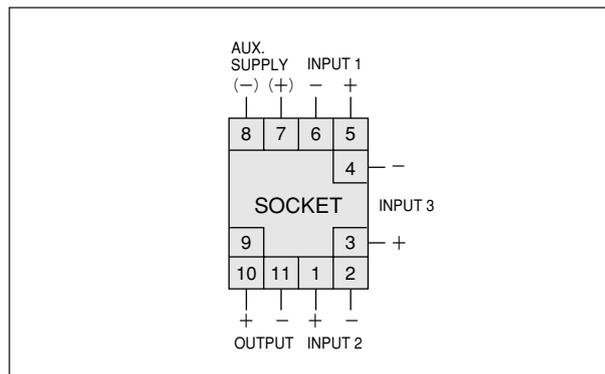
(ご指定により変更可能)

| PARAMETER      |      |
|----------------|------|
| NO.            | DATA |
| A <sub>1</sub> | 0.0% |
| A <sub>2</sub> | 0.0% |
| A <sub>3</sub> | 0.0% |
| A <sub>0</sub> | 0.0% |
| K <sub>1</sub> | 1.0  |
| K <sub>2</sub> | 1.0  |
| K <sub>3</sub> | 1.0  |
| K <sub>0</sub> | 1.0  |



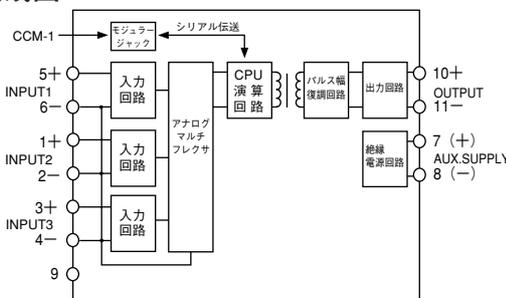
CMLTP1-C7H1  
(80×50×133mm/500g)

■結線図 (外形図はP154図3をご覧ください。)



プラグイン  
トランスデューサ

■構成図



■ご注文時の指定事項

●指定事項

形 名

CMLTP1- C 7 H 1

↑入力    ↑出力    ↑補助電源