

除算トランスデューサ

DITP1-□□□□

■用途

2つの直流信号を割算し、その値に相当する直流信号を出力します。

■特長

- 定電圧、定電流出力です。
- 耐電圧は、電気回路一括と外箱間及び入・出力と補助電源間AC1,500V(50/60Hz)1分間また、入力と出力間AC1,500V(50/60Hz)1分間です。
- Y入力20%以下は規定なし。
- X入力、Y入力の⊖は内部で導通しています。
- ±入力は製作できません。
- インパルス耐電圧5kV 1.2/50μs 正負極性各3回(電気回路、外箱間)を保証します。

■仕様一覧

入 力 (入力抵抗または電圧降下)	出 力 (負荷抵抗)	補 助 電 源	共 通 仕 様
A1: DC0~10mV (約1MΩ) C1: DC0~10μA(100mV) ※1	1: DC0~100mV (200Ω以上)	1: AC100V±10%, 50/60Hz	許容差： ±0.25% ※2 応答時間： 0.5秒以下/99% 消費VA： AC電源 4VA DC電源 4W 質量： AC電源 700g DC電源 350g
A2: DC0~50mV (約1MΩ) C2: DC0~100μA(100mV)	2: DC0~1V (200Ω以上)	2: AC110V±10%, 50/60Hz	
A3: DC0~60mV (約1MΩ) C3: DC0~1mA (約100Ω)	3: DC0~5V (1kΩ以上)	3: AC200V±10%, 50/60Hz	
A4: DC0~100mV(約1MΩ) C4: DC0~5mA (約100Ω)	4: DC0~10V (2kΩ以上)	4: AC220V±10%, 50/60Hz	
A5: DC0~1V (約1MΩ) C5: DC0~10mA (約100Ω)	5: DC1~5V (1kΩ以上)	5: DC24V±10%	
A6: DC0~5V (約1MΩ) C6: DC0~16mA (約100Ω)	A: DC0~1mA (10kΩ以下)	6: DC48V±10%	
A7: DC0~10V (約1MΩ) C7: DC4~20mA (約100Ω)	B: DC0~5mA (2kΩ以下)	0: 上記以外	
A8: DC1~5V (約1MΩ) 00: 上記以外	C: DC0~10mA (1kΩ以下)		
	D: DC0~16mA (600Ω以下)		
	E: DC1~5mA (3kΩ以下)		
	F: DC4~20mA (750Ω以下)		
	0: 上記以外		

※1: 入力10μAについては回路電圧15V以下です。 ※2: 入力電圧50mV未満、入力電流100μA未満は許容差±0.5%となります。電流出力の開放: 電流出力端子は常時開放状態で使用しても問題ありません。なお、出力端子には約25Vの電圧が発生します。 ※3: X入力、Y入力は同一でご指定下さい。

●UR-1精密抵抗ユニット(別売)

UR-1は、電圧入力の除算トランスデューサと組合せてご使用下さい。電流入力時除算トランスデューサを活線状態にて交換する際に、オープン対策が必要な場合は、UR-1をソケットに接続し電圧信号に交換してご使用下さい。(UR-1、抵抗値指定)

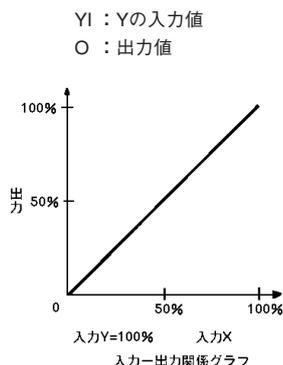
●演算式

入力 IB~IM

出力 OB~OM

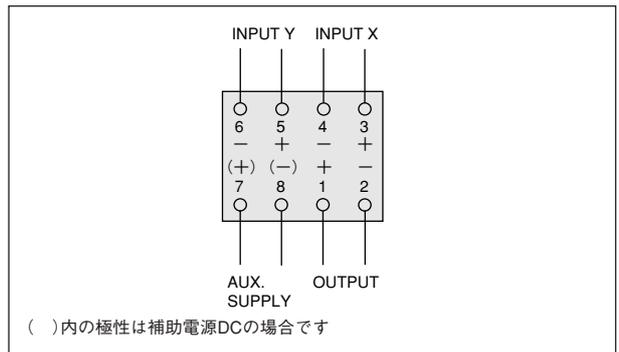
$$O = \frac{\frac{XI-IB}{IM-IB}}{\frac{YI-IB}{IM-IB}} \times (OM-OB) + OB$$

IB : 最小入力値
IM : 最大入力値
OB : 最小出力値
OM : 最大出力値
XI : Xの入力値

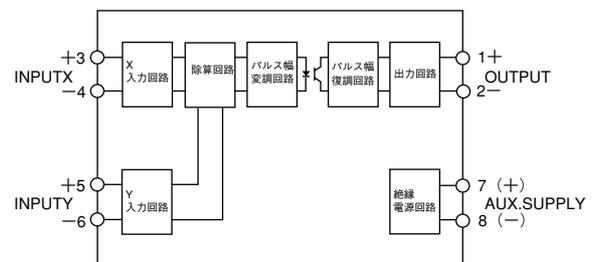


DITP1-C7F5
(80×50×121mm/350g)

■結線図 (外形図はP154図1をご覧ください。)



■構成図



■ご注文時の指定事項

●指定事項

形名

DITP1- C 7 F 5

↑入力 ↑出力 ↑補助電源